

**UNIVERSIDADE FEDERAL DO MARANHÃO – UFMA**

**CENTRO DE CIÊNCIAS EXATAS E TECNOLOGIA – CCET**

**DISCIPLINA: ENGENHARIA ELÉTRICA**

NERVAL DE JESUS SANTOS JUNIOR

Discente

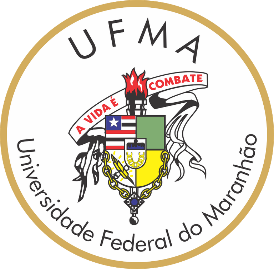
DENIVALDO LOPES

Docente Responsável

**RELATÓRIO DA UNIDADE II SOBRE HCS12**

São Luís - MA

2023



NERVAL DE JESUS SANTOS JUNIOR

Discente

**RELATÓRIO DA UNIDADE II SOBRE HCS12**

Relatório apresentado(a) para disciplina **DEEE0187 – INTROD.À ARQUITET. DE COMPUTADORES (EE) (2023.1-T01)** da Universidade Federal do Maranhão – UFMA, ministrada pelo(a) docente doutor(a), Denivaldo Lopes.

São Luís - MA

2023

**Sumário**

[1. Introdução 3](#_heading=h.2s8eyo1)

[2. Objetivos 4](#_heading=h.17dp8vu)

[3. Materiais 5](#_heading=h.3rdcrjn)

[4. Procedimentos 6](#_heading=h.26in1rg)

[5. Resultados e Discussões 13](#_heading=h.lnxbz9)

[6. Conclusão 14](#_heading=h.35nkun2)

[7. Referências Bibliográficas 16](#_heading=h.1ksv4uv)

# Introdução

# Metodologia

Para a realização adequada do experimento e compreensão do mesmo, serão seguidos os seguintes passos:

1. Primeiramente será utilizado o *software* Logisim, com ele será implementada a tabela-verdade referente ao problema ao qual será feita a solução.
2. Com a tabela pronta, será gerada, através de minimização por mapa de Karnaugh, a expressão booleana correspondente.
3. Com o auxílio da ferramenta online, Draw.io, será feito o diagrama de blocos que servirá como modelo para construção do programa que será executado no microcontrolador.
4. O *software* computacional CodeWarrior será o ambiente de programação, na linguagem C, para implementação do algoritmo de controle.

O programa será carregado e executado no microcontrolador HCS12, a fim de ser testado e observado os resultados finais.

# Objetivos

**Objetivos Específicos**

# Materiais

Nesse experimento usamos os seguintes materiais:



# Procedimentos

Questao 1) Pede-se que seja feito um programa em *assembly* para HCS12 que corresponda ao programa em linguagem de alto nível a seguir. (Pontos: 3,33)

OBS: Utilizar instruções para manipular valores inteiros de 16 bits (1 word).

**Programa em linguagem de alto nível**

//Questão 1 Pede-se que seja feito um programa em assembly para HCS12 que corresponda ao programa em linguagem de alto nível a seguir: Programa em linguagem de alto nível

void main(){

int X = readPortB();     // X é uma variável que armazena valores inteiros lidos da PortaB

int Y = -3;

int Z = 7;

int W=0;

int R=0;

int T=0;

    int K=0;

int S=0;

R = 3\*X + 2 \* Y + Z;

    T =   R +2\*X - Z;       K = 2\*(X + Z);

if(K  <= T){

        S = 2 \* Y + X;

           W= funcA(S,R);

    }else {

        S = funcB(X,T);

        W = funcC(X,S,T);

    }

}

int funcA(int *parA1*, int *parA2*){

      return 3\* *parA1* + *parA2*;

}

int funcB(int *parB1*, int *parB2*){

        return *parB1* +  *parB2* + 3;

}

int funcC(int *parC1*, int *parC2*, int *parC3*){

        return 2\**parC1* + *parC2* - *parC3*;

}

codigo em linguagem c- IDE do vscode

Questao 3) Elabore um programa em C para HCS12 que leia um valor short (8 bits) em complemento de dois pela porta A. Depois, calcule o fatorial deste valor e o apresente na porta B. (Pontos: 3,33)

Questao 4) Um sistema de software/hardware baseado no HCS12 deve obter as raízes de uma equação do 2º grau, dada por *a\*x2+b\*x+c=0*, onde *a* é lido pela Porta A, *b* é lido pela porta B e *c* é lido pela Porta T. Os valores de *a*, *b* e *c* são lidos como valores inteiros em complemento de dois. As raízes desta equação devem ser armazenadas em variáveis denominadas *x1* e *x2*. Elabore este programa em linguagem C. (Pontos: 3,33)

Questao 5) Escreva um programa em linguagem C para o HCS12 que faça o controle da seguinte planta. (Pontos: 3,33)

D

I

C

B

A

E

V

S

E

VE

Controlador

(

HCS12

)

Eletroválvula de saída

Eletroválvula de entrada

Um reservatório para armazenar um determinado produto líquido deve ser controlado da seguinte forma:

* + - Ao pressionar o botão *I*, o sistema deve ser acionado;
    - Uma vez que o sistema tenha sido acionado, a eletroválvula *Evs* deve ser ligada se, e somente se, o líquido estiver no nível A ou nível B. Se o líquido estiver no nível D, então a eletroválvula *Evs* deve ser desligada até que o nível B seja atingido;
    - A eletroválvula *Eve* deve ser ligada se, e somente se, o botão *I* estiver ligado e o nível do líquido estiver no nível D ou C ou B. No nível A, a eletroválvula *Eve* deve ser desligada;
    - Caso o sistema esteja ligado e seja pressionado o botão *I* para desligá-lo, então a Eletroválvula *Eve* deve ser desligada. Em seguida, todo o líquido deve ser escoado pela Eletroválvula *Evs*, até que o sensor D acuse reservatório vazio (sensor desativado).

OBS: Utilize os seguintes bits das portas:

* + - PB0 como entrada para I;
    - PP0 como entrada para A;
    - PB1 como entrada para B;
    - PB2 como entrada para C;
    - PB3 como entrada para D;
    - PB4 como saída para Evs;
    - PB5 como saída para Eve;
    - PB7 como sinal de alerta para mau funcionamento do sistema, por exemplo: sensor A e B ativos, mas sensor C desativado; ou sensor A ativado, mas sensores B e C desativados; ou B ativado, mas sensor C desativado.

OBS: Faça a tabela da verdade, depois obtenha a expressão simplificada pelo mapa de Karnaugh, faça o fluxograma da solução do problema, escreva o programa em linguagem C para HCS12.

| **PB0** | **PP0** | **PB1** | **PB2** | **PB4 (Evs)** | **PB5 (Eve)** | **PB7 (Sinal de Alerta)** |
| --- | --- | --- | --- | --- | --- | --- |
| 0 | 0 | 0 | 0 |  |  |  |
| 0 | 0 | 0 | 1 |  |  |  |
| 0 | 0 | 1 | 0 |  |  |  |
| 0 | 0 | 1 | 1 |  |  |  |
| 0 | 1 | 0 | 0 |  |  |  |
| 0 | 1 | 0 | 1 |  |  |  |
| 0 | 1 | 1 | 0 |  |  |  |
| 0 | 1 | 1 | 1 |  |  |  |
| 1 | 0 | 0 | 0 |  |  |  |
| 1 | 0 | 0 | 1 |  |  |  |
| 1 | 0 | 1 | 0 |  |  |  |
| 1 | 0 | 1 | 1 |  |  |  |
| 1 | 1 | 0 | 0 |  |  |  |
| 1 | 1 | 0 | 1 |  |  |  |
| 1 | 1 | 1 | 0 |  |  |  |
| 1 | 1 | 1 | 1 |  |  |  |

+-------------------------+

| Início |

+-------------------------+

| |

| Pressionar botão I |

| |

| +---------------------+ |

| | Sistema ligado? | |

| +---------------------+ |

| | |

| V |

| +----+ |

| | Sim|----------+

| +----+

| |

| V

| Nível A ou B?

| |

| V

| +----+

| | Sim|

| +----+

| |

| V

| Ligar Evs

| |

| V

| Nível D atingido?

| |

| V

| +----+

| | Sim|

| +----+

| |

| V

| Desligar Evs até

| nível B ser atingido

| |

| V

| +----+

| | Não|

| +----+

| |

| V

| Nível A, B ou C?

| |

| V

| +----+

| | Sim|

| +----+

| |

| V

| Ligar Eve

| |

| V

| Nível A?

| |

| V

| +----+

| | Sim|

| +----+

| |

| V

| Desligar Eve

| |

| V

| Pressionar botão I

| |

| V

| Sistema

| desligado?

| |

| V

| +----+

| | Sim|

| +----+

| |

| V

| Desligar Eve e

| escoar líquido

| |

| V

| Reservatório vazio?

| |

| V

| +----+

| | Sim|

| +----+

| |

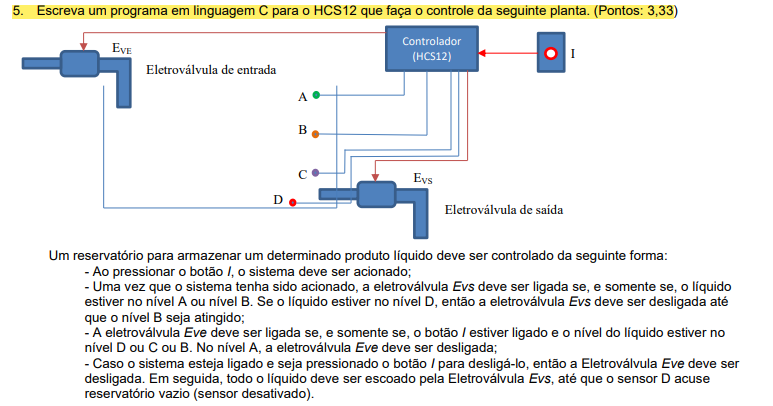
| V

| Fim

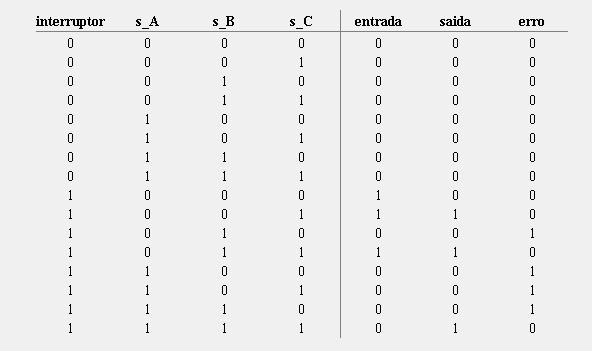
+------------+

# Resultados e Discussões

O primeiro experimento consiste em fazer o controle de um tanque de produtos químicos conforme o enunciado abaixo:

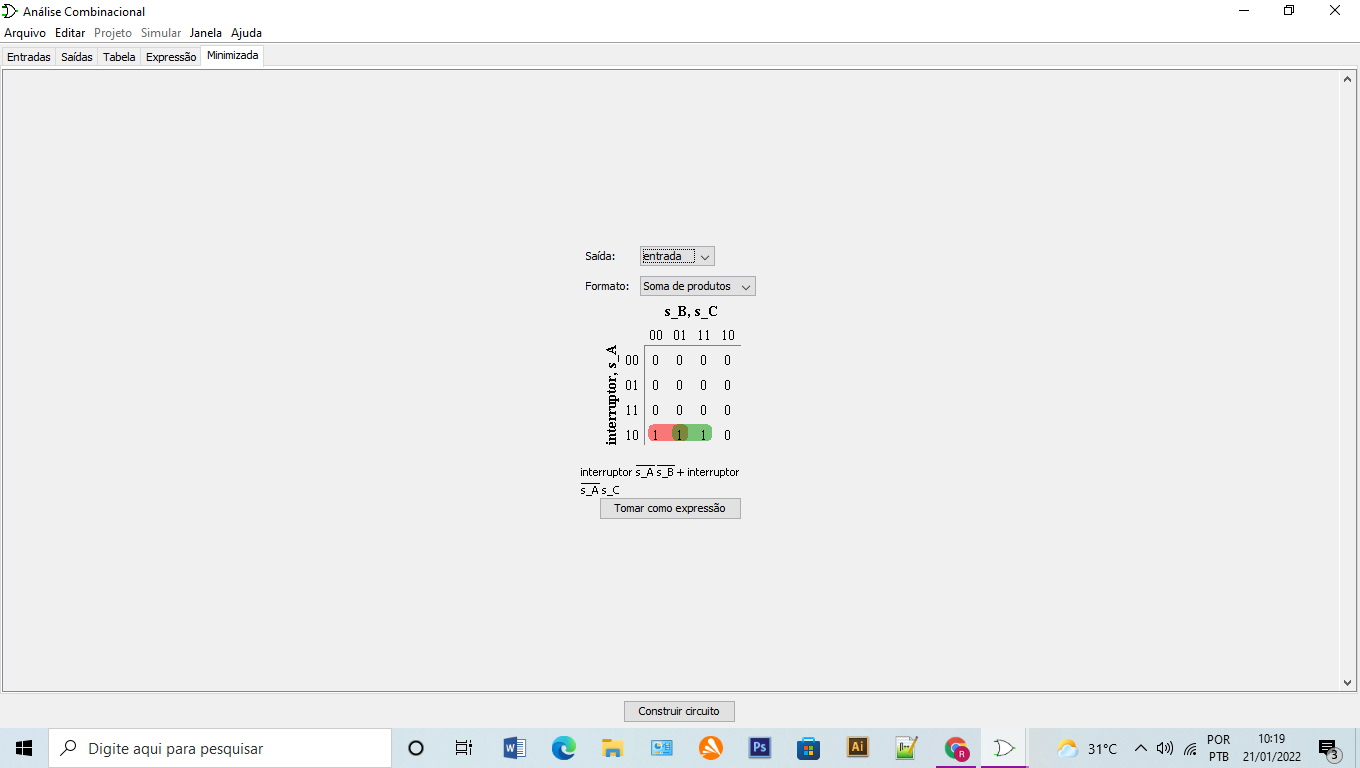


1. Tabela-Verdade para o problema:

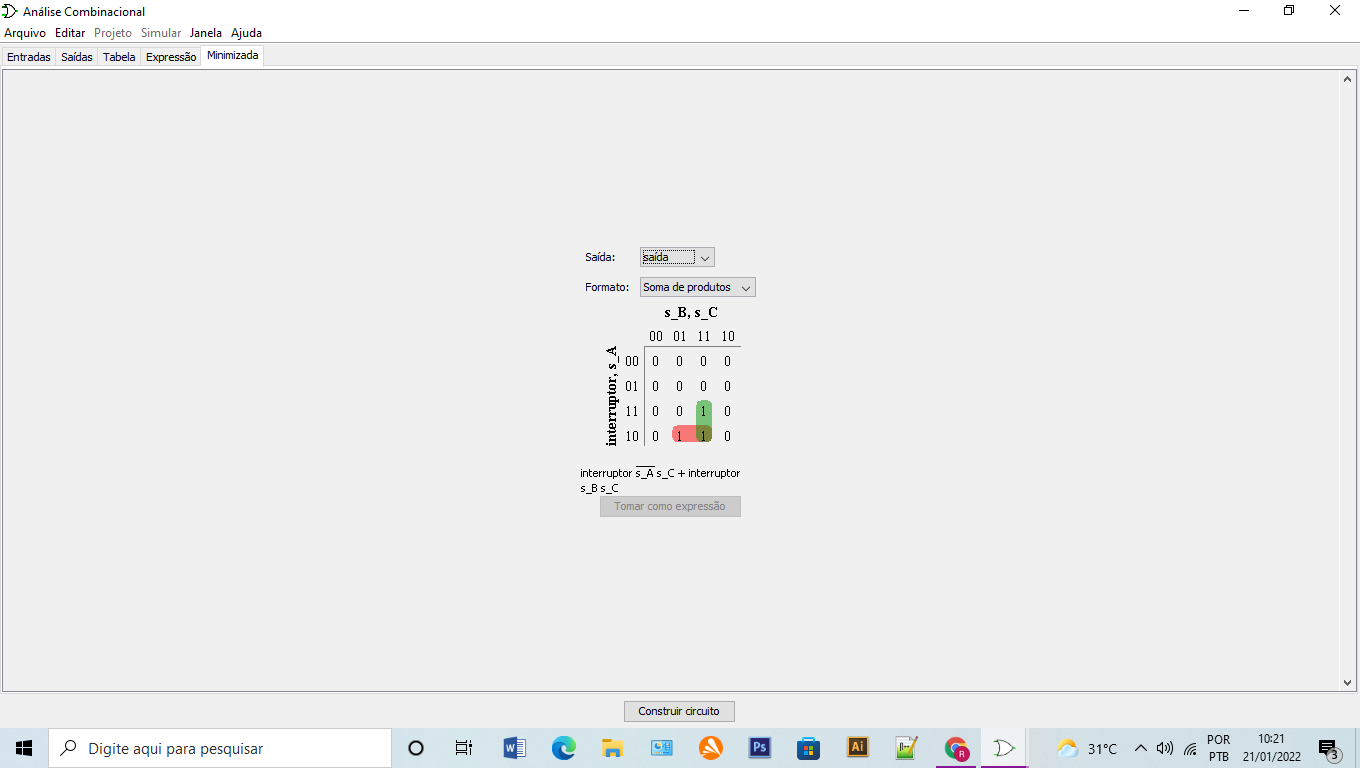


1. Expressões extraídas através do mapa de Karnaugh:

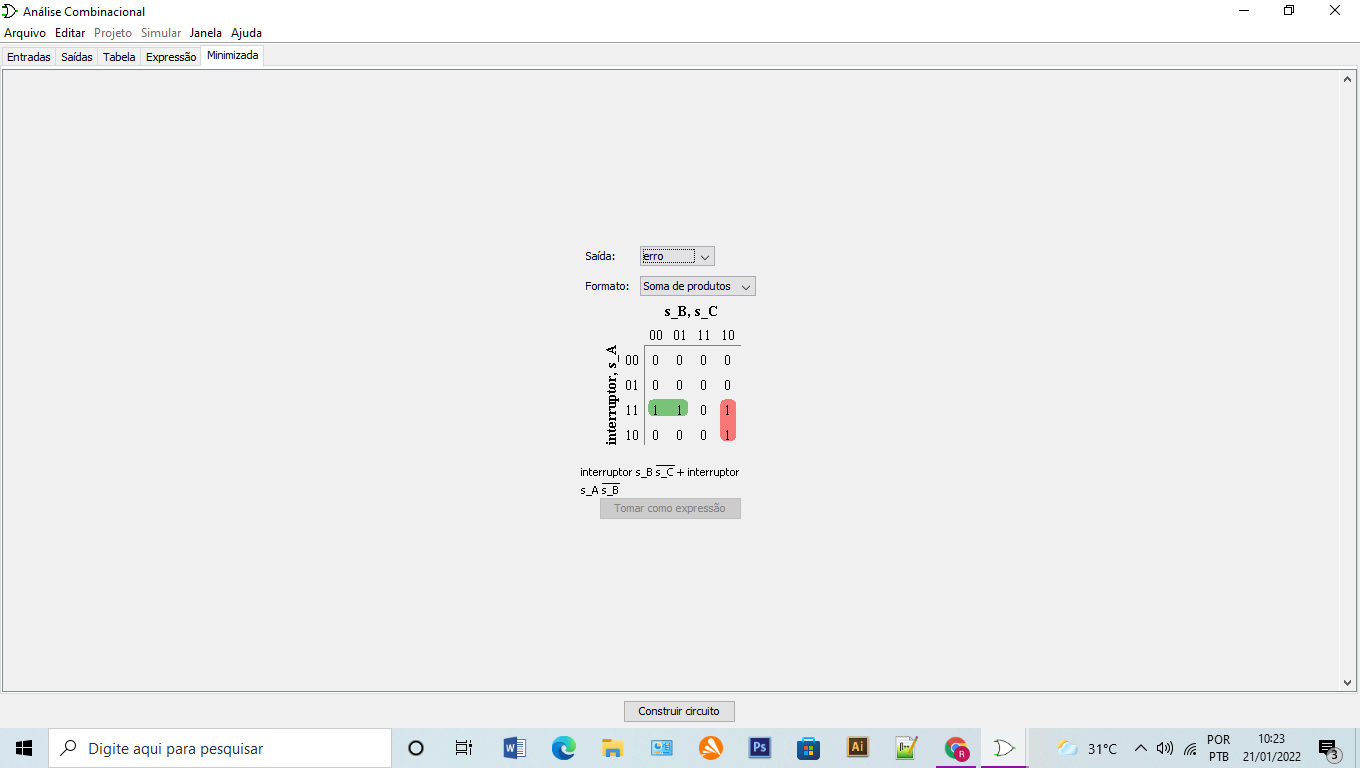
**Entrada:**

****

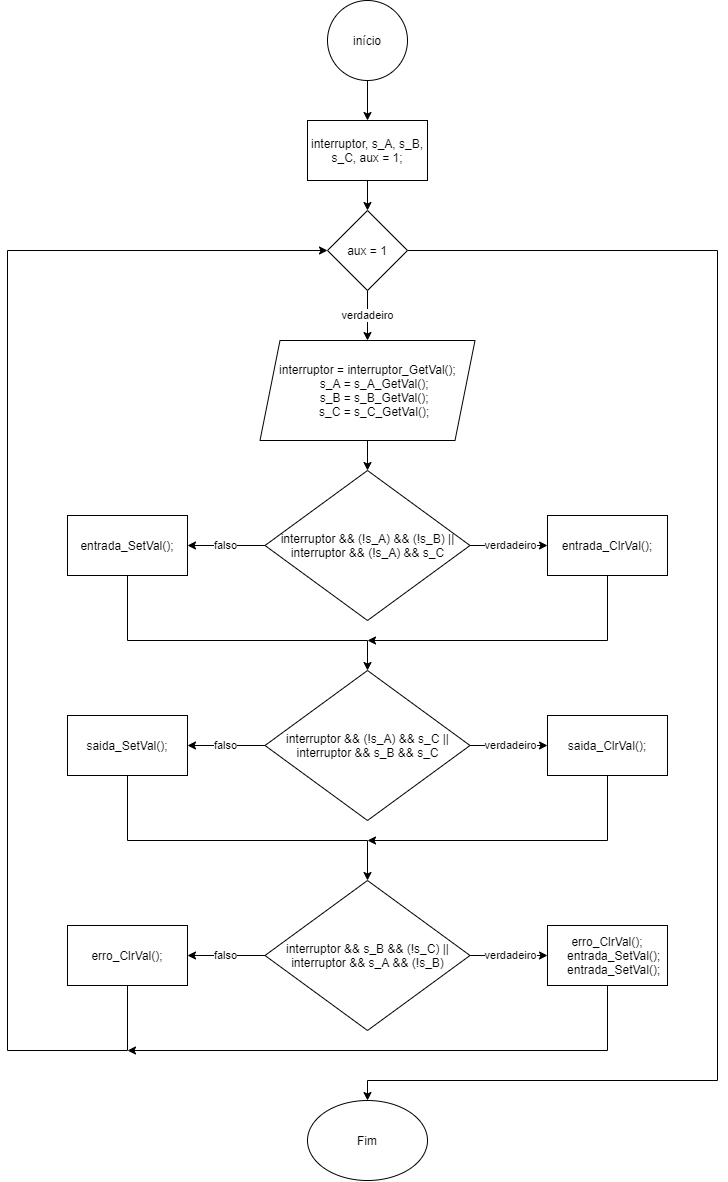
**Saída:**

****

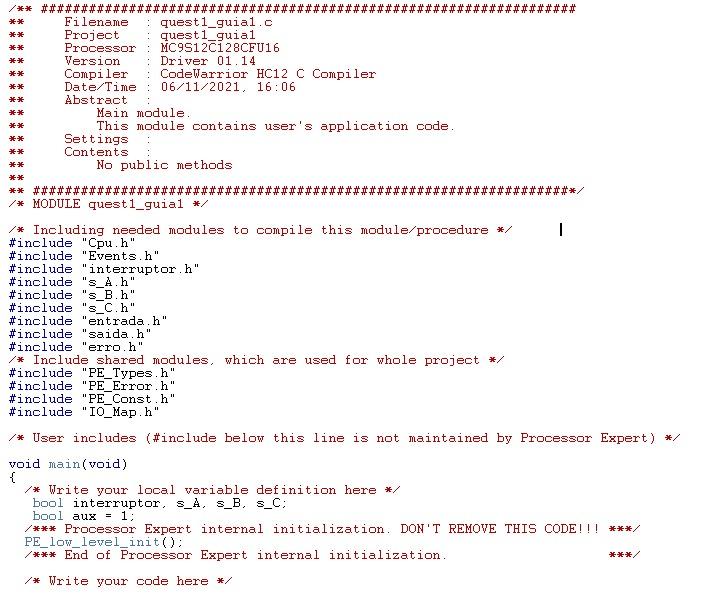
**Erro:**

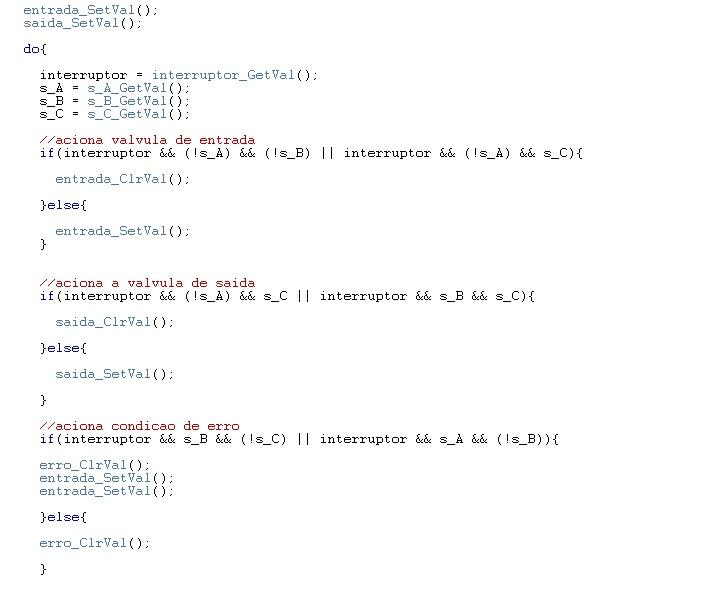
****

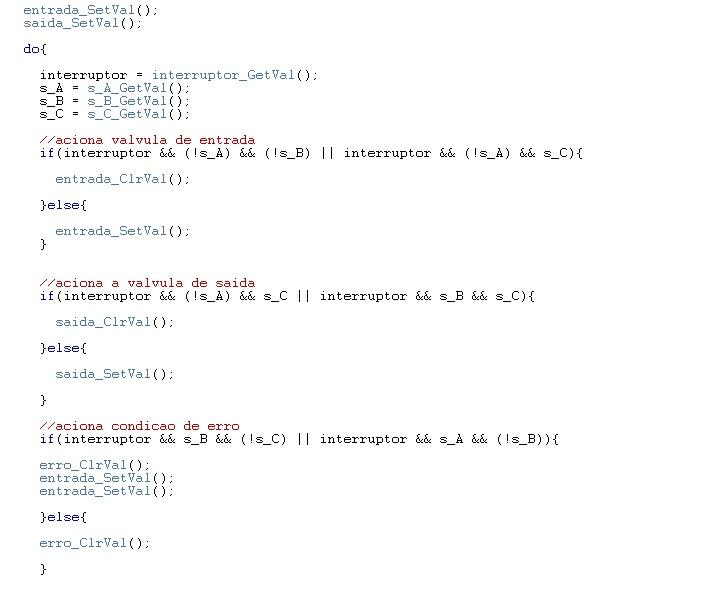
1. Com a tabela e as expressões geradas, pode-se gerar o diagrama de blocos correspondente:

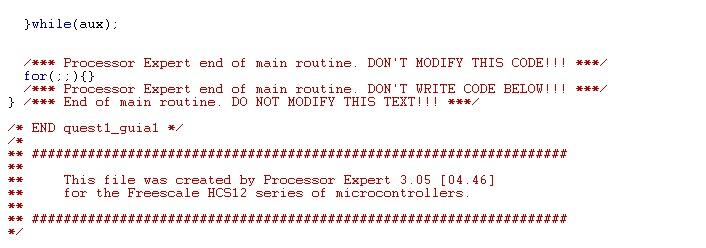


1. O código em linguagem C será o seguinte:







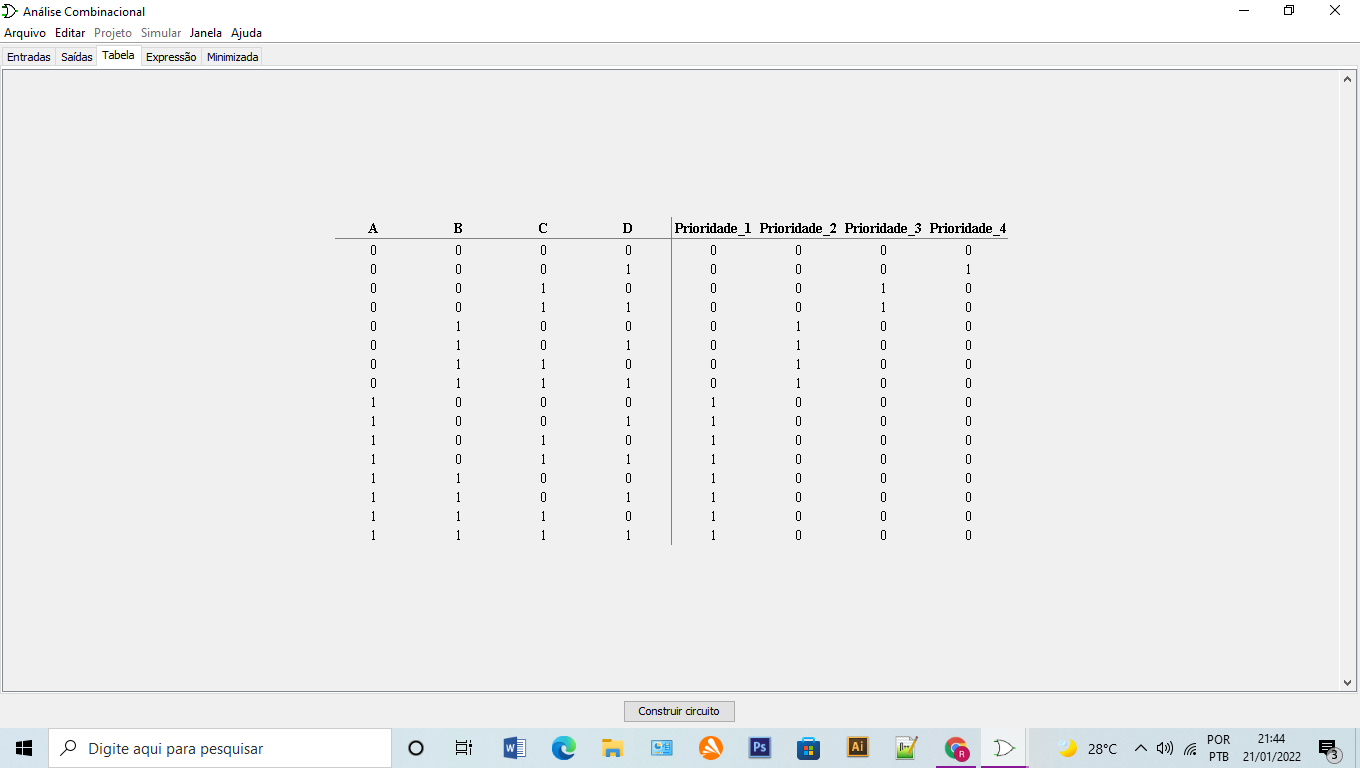


Depois o código foi executado no microcontrolador e os resultados foram apurados.

O segundo experimento tem como objetivo fazer o controle de uma correia transportadora, obedecendo algumas prioridades, conforme o enunciado:

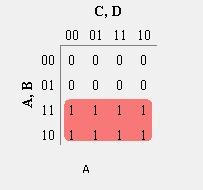
## 

1. Tabela-Verdade para o problema:

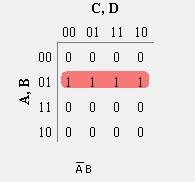


1. Expressões obtidas através do mapa de Karnaugh:

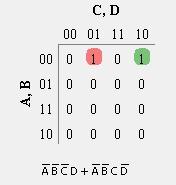
**PÁTIO A:**



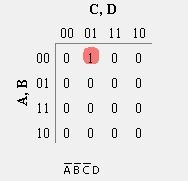
**PÁTIO B:**



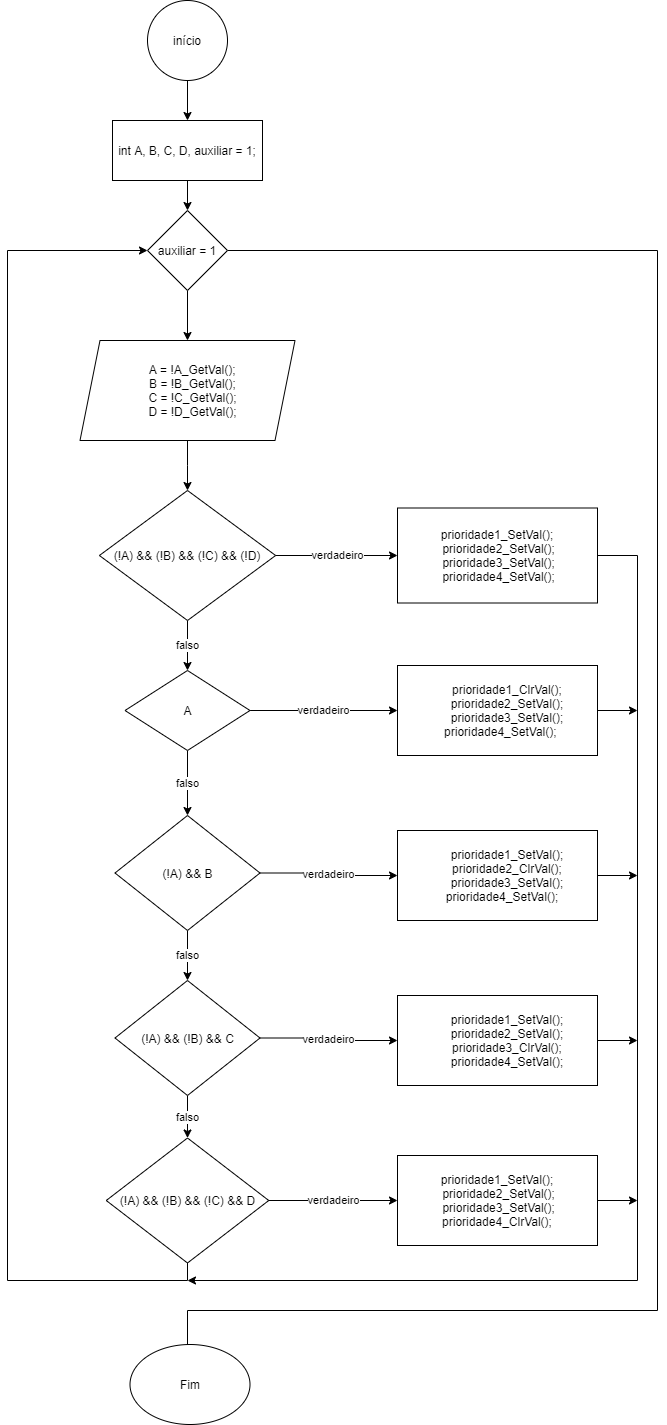
**PÁTIO C:**



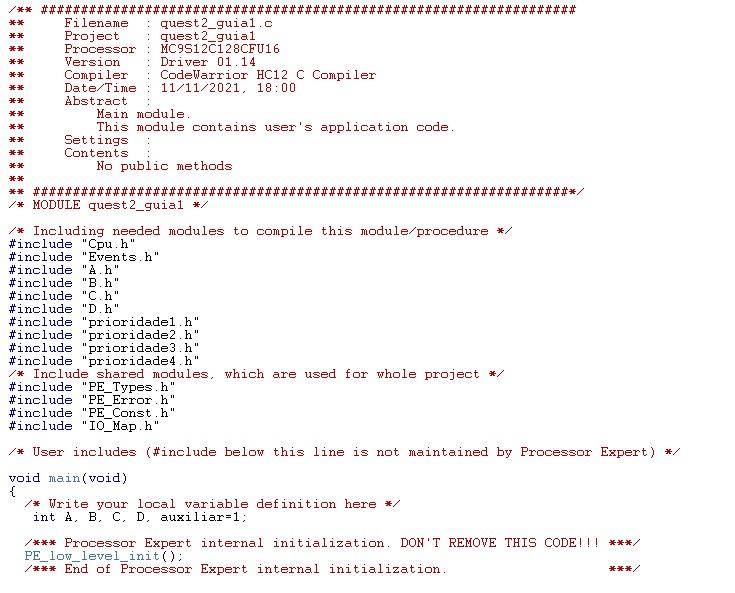
**PÁTIO D:**

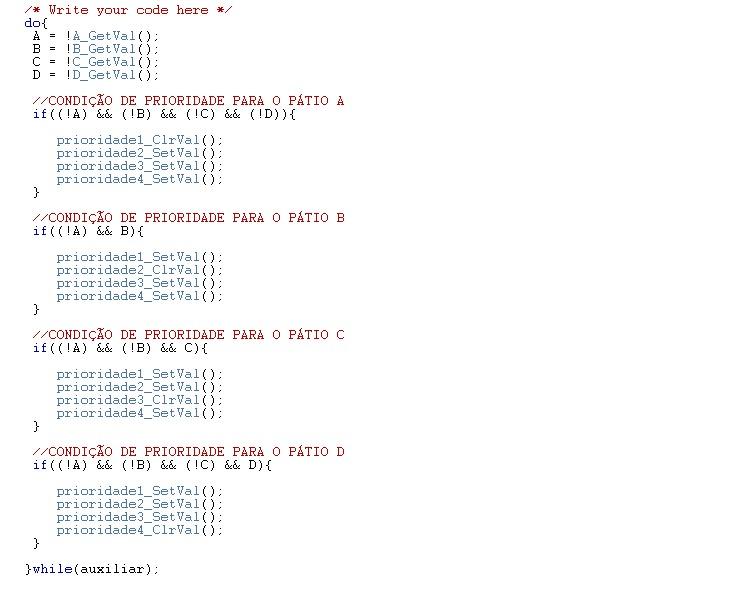


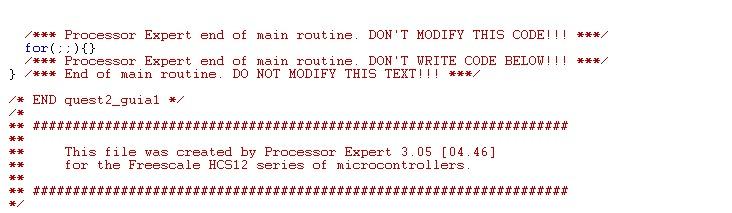
1. Com a tabela e as expressões geradas, pode-se gerar o diagrama de blocos correspondente:



1. A partir do diagrama de blocos e das expressões booleanas, foi feito o seguinte programa em Linguagem C:







1. O programa foi executado no HCS12 e os resultados foram apurados.

# Conclusão

Através dos experimentos foi possível compreender de forma clara e prática os conhecimentos adquiridos de forma teórica em outras disciplinas. Todos os passos seguidos e as dificuldades para concluir os projetos serviram de grande aprendizado de como é o dia a dia do engenheiro eletricista e como deve-se agir diante de tais situações.

Com os experimentos trazidos pelo professor ficou evidente as diversas aplicações de microcontroladores no cotidiano de diversas empresas e como é possível aproveitar situações vivenciadas na indústria para implementar tecnologias que auxiliem um usuário e dê a ele uma maior praticidade para realizar suas tarefas.

# Referências Bibliográficas

[1] Draw.io: Software para construção de diagrama de blocos. Disponível em: https://draw.io. Acesso em: 21 jan. 2023.

[2] NXP. CodeWarrior Development Studio para Microcontroladores HCS12 (Classic IDE) versão 5.2, 2016.

[3] Logisim: Software de simulação de circuitos digitais. Versão estável: 2.7.1, 2011; Disponível em:<http://www.cburch.com/logisim/pt/index.html> . Acesso em: 21 jan 2023.